

## 入札公告

下記のとおり一般競争入札に付します。

### 記

#### 1. 競争に付する事項

- (1) 件名 「高速シリアル通信を可能とする FPGA 用システムオンチップの開発」
- (2) 数量・規格 別紙仕様書のとおり
- (3) 履行期限 2019年12月27日
- (4) 履行場所 国立研究開発法人理化学研究所 計算科学研究センター

#### 2. 競争に参加する者に必要な資格

- (1) 国立研究開発法人理化学研究所契約事務取扱細則第5条の規定に該当しない者であること。
- (2) 国立研究開発法人理化学研究所競争契約参加資格又は国の競争参加資格(全省庁統一資格)のいずれかにおいて、2019年度に、物品の製造、物品の販売又は役務の提供等の「A」、「B」、「C」又は「D」の等級に格付けされている者であること。
- (3) 仕様書において定める要件を全て満たすものを提供できること。

#### 3. 入札締切日時及び提出場所

- (1) 締切日時 2019年9月9日 15時00分
- (2) 提出場所 兵庫県神戸市中央区港島南町7-1-26  
国立研究開発法人理化学研究所 神戸事業所 研究支援部経理課 [担当: 門前]

#### 4. 入札説明書等の交付場所

次のURLよりダウンロードすること。

URL: <http://choutatsu.riken.jp/r-world/info/procurement/>

#### 5. 入札保証金及び契約保証金

免除。

#### 6. 入札の無効

本公告に示した入札参加に必要な資格のない者のした入札及び入札の条件に違反した入札は無効とする。

#### 7. 開札日及び場所

- (1) 開札日 2019年9月18日 15時00分
- (2) 場 所 兵庫県神戸市中央区港島南町7-1-26  
国立研究開発法人理化学研究所 計算科学研究センター R104-2 会議室

#### 8. 落札者の決定方法

- (1) 予定価格の制限の範囲内の金額を提示した競争参加者であって、別紙仕様書で指定する規格・構成及び性能諸元等に適合し、採用し得ると判断した資料を提出した競争参加者の中から、最低価格をもって有効な入札を行った者を落札者と定める。
- (2) 落札決定に当たっては、入札書に記載された金額に当該金額の8%に相当する額を加算した金額(当該金額に1円未満の端数が生じた場合は、切り捨てた金額とする。)をもって落札価格とするので、入札者は、消費税にかかる課税業者であるか免税業者であるかを問わず、見積もった金額の108分の100に相当する金額を入札書に記載すること。  
本件について、契約締結までの間に税法その他法令により消費税等の税率に変動が生じた場合の契約金額(消費税等込み金額)は、入札金額に変動後の税率により計算した消費税等の金額を加算した金額とする。

#### 9. その他

- (1) 入札に関する詳細は入札説明書による。
- (2) 契約に係る情報の公表: 当研究所と一定の関係性を有する者と契約する場合には、当研究所からの契約者への再就職状況等について公表を行うものとする。詳細については、以下を参照のこと。

URL: <http://choutatsu.riken.jp/r-world/info/procurement/info/detail/id/000004431>

以上